

## تحليل مدارهاي ديودي

**معرفي ديودها :** ديود به عنوان ساده ترين اختراع غيرخطي مي باشد که اين متن در مورد آن شرح داده است. اين عنصر داراي تنوع بسيار بوده و اکثراً به يك صورت مورد استفاده قرار ميگيرد يا به بياني ديگر در تمامي شاخه هاي صنعت الکترونیک کاربرد دارد. از انواع آن ميتوان به ديود خلا ديود گاز، ديودهاي يك سو ساز فلزي، ديودهاي نيمه هادي و ديودهاي تونل و ... اشاره کرد. به ديود نيمه هادي ارجعيت بيشتري مي دهيم چرا که تئوري مربوط به ساخت اين نوع خاص از انواع ديود مرتبط وصادق براي انواع ديگر است. 2- مشخصات مداري ديود در اين بخش آموزش داده خواهد شد.

در ضمن تکنیکهاي تصويري مورد تاکيدي باشند چرا که تصوير قابل رويتي از عملکرد مدار را نمايش مي دهند و اطلاعاتي را عرضه مي کنند که نمي توان صرفاً از رفتار چيزي معمار آنها را بدست آورد.

اين تکنیکهاي تصويري شامل رفتار خط بار ac,dc مي باشند که فراهم آورنده ي سيگنال ال کوچک و سيگنال بزرگ است. اگر چه اين روشها معمولاً در تحليل مدارات

دیودی استفاده نمی‌شوند اما آنها را برای قوی و محکم ساختن مجموعه آثار و منابع دانشجویان در این بخش معرفی کرده ایم.

وقتی ترازیستورها پیچیده می‌باشند مشکلات دیگر مواجه شده بسیار راحتتر خواهند بود وقتی که آنها را با دیود شبیه سازی کنیم.

### 1-2- خاصیت غیرخطی-دیوید ایده آل

دانشجویان معمولاً تحصیل خود را با در نظر گرفتن نمونه های خطی مدار آغاز می‌کنند که ساده ترین آنها مقاومت می‌باشد. رابطه ی ولت-آمپر یعنی همان مشخصه ی  $v_i$  یک مقاومت با مافوق ساده هم توضیح داده شده است که ما گاهی اوقات تفسیر نموداری آن را بررسی نمی‌کنیم. مشخصه ی خطی ترازیستور در شکل 1-2 مشخص است و مشخصه ی غیرخطی دیوید هم در اینجا به وضوح وجود دارد. وقتی ولتاژ منبع مثبت باشد جریان  $i_D$  هم مثبت خواهد بود.

و دیوید اتصال کوتاه است ( $v_D = 0$ ) و زمانی که  $v_i$  منفی باشد و جریان دیوید  $i_D$  صفر خواهد بود و دیوید اتصال باز خواهد بود ( $v_D = v_i$ ) می‌توان دیوید را به عنوان یک کلید تصور کرد که با جهت ولتاژ قابل کنترل خواهد بود. این کلید به ازای ولتاژهای مثبت بسته خواهد بود و به ازای ولتاژهای منفی کلید باز است.

3- راه دیگر برای بررسی این المان توجه به جهت هدایت جریان آن است که فقط از قطب  $P$  به قطب  $n$  است (شکل 1-2-2) و این هدایت زمانی وقوع پیدا می‌

کند که ولتاژ منبع مثبت باشد و زمانی که ولتاژ منبع منفی باشد دیوید هدایتی نخواهد داشت.

4- محدودیت دیویدهای واقعی که دارای مشخصه های ذاتی می باشند باعث تفاوت آنها از دیویدهای ایده آل شده است. این موضوعات در بخشهای آینده مورد بررسی قرار خواهند گرفت و در مبحث فعلی دیویدها ایده آل تصور می شوند.

مثالهای پایین در مورد بوجود آوردن بعضی اعمال بر روی سیگنال که با دیوید میسر است خواهد بود. مثال 1-1-2: یکسو کننده نیم موج یا قطع کننده مدار یکی از کاربردهای مهم دیوید در بوجود آوردن ولتاژ dc از ولتاژ Ac منبع است و این فرایند را یکسو کنندگی می نامیم. یکی از عوامل مهم در یکسو کنندگی سیگنالهای با فرکانسهایی است که از چند گانه سارنی منبع بدست می آید.

یک معاد نمونه برای یکسو ساز نیم موج در شکل 2-1-3 آورده شده است.

(الف) ولتاژ منبع سینوسی می باشد  $v_{im} = \gamma_i \gamma_{im} \cos \omega t$  شکل موج ولتاژ با را بدست آورید و رسم کنید.

(ب) قسمت الف را تکرار کنید اگر  $\gamma_i = -5 + 10$  باشد.

جواب (الف) قانون ولتاژ کیوشف (kvl) برای مدار 2-1-3 عملی خواهد بود

$$v_i = iD r_i + V_D + iD R_l \quad \text{یا} \quad iD = \frac{V_i - V_D}{r_i + R_l}$$

این معادله دارای دو بخش ناشناخته  $i_D, V_D$  می باشد آنها بستگی به مشخصه  $V_i$  دیود دارند. بنابراین راه حل برای  $i_D$  یا  $V_D$  نیاز به جانشین سازی منحنی  $V_i$  در معادله دارد. و این به شکل زیر ممکن خواهد بود. منحنی مشخصه  $V_i$  دیود بیان می کند که فقط جریان مثبت در مدار جاری خواهد شد. به این معنی که  $V_i > V_D$  می باشد. اگر چه زمانی که دیود در حال هدایت است  $V_D = 0$  می باشد بنابراین جریان در مسیر مثبت جاری می شود تنها زمانی که  $V_i > 0$  باشد.

5- زمانی که  $V_i$  منفی باشد جهت جریان باید بر خلاف جهت مبنا باشد ولی دیود در این جهت نمی تواند هدایت کند بنابراین  $i_D = 0$  خواهد بود زمانی که  $V_i < 0$  باشد.

شکل 20-1-3

یکسوسازیم موج برای مثال 20-1-1

شکل 4-201

عمل هدایت و عدم هدایت دیود یکسو ساز

(الف)  $V_i \langle o$  (ب)  $V_i \langle o$

6- این مبحث را میتوان خلاصه کرد و باترسیم دو مداره یکی برای ورودی های بزرگتر از صفر و دیگری برای ورودی های کوچکتر از صفر همان طور که در شکل 4-201 نشان داده شده است.

با استفاده از مداراتی که در شکل نشان داده شده است ناشناخته های  $i_D, V_D$  بدست خواهند آمد بنابراین جریان دیود برابر خواهد بود با:

$$i_D = \begin{cases} \left(\frac{V_{im}}{r_i + R_h}\right) \cos \omega d & \text{زمانی که } v_i \langle o \\ o & \text{زمانی که } v_i \langle o \end{cases}$$

و ولتاژ  $V_L$  برابر خواهد بود با  $V_L = i_D R_L$

7- ولتاژ بار  $V_L$  و ولتاژ سیگنال  $V_i$  در شکل 5-201 رسم شده اند.

توجه کنید که شکل موج جریان هم فاز و هم شکل با شکل موج ولتاژ بار  $V_L$  است.

این یک یکسو ساز نیم موج سینوسی است و ولتاژ

میانگین آن از تقسیم کردن سطح کل سیگنال بر بدست می آید.

$$V_{L.da} = \left(\frac{1}{2\pi}\right) \int_{-w/2}^{w/2} (V_L m \cos wd) d(wd) = \frac{V_L m}{\pi} = \frac{9}{\pi} = 2.88$$

شکل 5-201

شکل موج در مدار یکسو ساز مربوط به مثال 1-201

شکل 6-201

فیلترهایی با تغذیه ی مثبت

بسط سری فوریه برای  $V_L(+)$  بیان می دارد که :

$$V_L(+)=V_{Lm}\left(\frac{1}{\pi} + \frac{1}{2}\cos wd + \frac{2}{3\pi}\cos wd - \frac{2}{15\pi}\cos wd + \dots\right)$$

رابطه ی (2-201)

8- این عبارت به وضوح بیان می دارد که تاثیر دیوید فقط برای بوجود آوردن سطح dc یا فرکانس برابر فرکانس و رودی نبوده اگر چه همچنین اصطلاح فرکانس هارمونیک در ولتاژ منبع وجود ندارد.

9- اگر مدار یک سطح ولتاژ dc بوجود آورد، مقدار متوسط سیگنال باید از هارمونیکها توسط فیلتر کردن  $V_L(+)$  جدات نهی و تفکیک شود.

این عمل معمولا توسط یک فیلتر غیرفعال انجام می شود همانطور که در شکل 6-201 مشاهده می کنید.

مدار شکل (6-201 الف) یک فیلتر پایین گذر RC ساده را نشان می دهد.

برای مثال اگر C,R را طوری تنظیم کنیم که

$$Rc = 100/w_0 \text{ شود و اگر}$$

در  $V_{ov+}$  باشد آنگاه دامنه ی ولتاژ خروجی  $R \gg R_l$  فرکانس  $\omega$  برابر است با  $n \geq 1$  با شرط

$$\gamma_{ovm} = \frac{VL_n}{\sqrt{1 + (n\omega_0 R_c)^2}} \approx \frac{VL_n}{1.0 \cdot n}$$

زمانی که  $VL_n$  دامنه ی ولتاژ با دو فرکانس  $\omega_0$  می باشد

$$(V_{LT} = 2V_{Lm} / 3\pi \text{ برای مثال})$$

اگر از جریان حلقه استفاده کنیم ولتاژ خروجی برابر خواهد بود با

$$V_{o(+)} = VLm \left( \frac{1}{\pi} + \frac{1}{2.0} \sin \omega d + \frac{1}{3.0\pi} \sin \omega d \right)$$

$$\left( \frac{1}{3.0\pi} \sin \omega d + \dots \right)$$

بنابراین ولتاژ خروجی به ولتاژ  $\frac{V_{lm}}{\pi} dc$  ونوسان

کوچک ولتاژ  $V_r$  بستگی دارد

$$V_r = V_{lm} \left( \frac{1}{2.0} \sin \omega d + \frac{1}{3.0\pi} \sin \omega d \dots \right)$$

rms به ولتاژ ریپل سطح dc در نسبت تاثیر گذاری

فیلتر در جدا کردن ولتاژ dc از هارمونیکهای آن

اندازه گیری می شود.

$$V_r(rms) = \left\{ \left( \frac{1}{2\pi} \int_0^{2\pi} [v_r(\omega d)]^2 d(\omega d) \right)^{1/2} \right\}$$

$$= \left( \frac{V_{lm}}{\sqrt{2}} \right) \sqrt{\frac{1}{(2.0)^2} + \frac{1}{(3.0\pi)^2} + \dots} \approx \frac{V_{lm}}{2.8}$$

$$\frac{V_r(rms)}{V_{Ldc}} = \frac{\pi}{2.8} \approx 0.11$$

بنابراین ولتاژ ریپل rms تقریباً 0/01 ولتاژ dc خروجی خواهد بود.

10- فیلتر های پیچیده تر، مثل فیلترهای CLC, Lc که در شکل (6-201 ب) نشان داده شده اند ولتاژ ریپل کوچکتري را بوجود می آورند.

که با استفاده از روش ریاضی بالا میتوان آنها را هم حساب کرد.

محاسبه ی دقیق مدارات فیلترینگ و یکسوسازها زمانی مقدور است که دیودها را واقعی در نظر بگیریم نه ایده آل که از حیطة ی بحث ما خارج است.

11) شکل موج  $V_i$  در شکل 7-201 رسم شده است. در این حالت يك باياس معكوس هم به س یگنال اضافه شده است.

شکل موج برای  $V_i$  زمانی قابل محاسبه است که در نظر داشته باشیم دیود تنها در حالتی که  $V_i$  مثبت باشد اجازه ی جاری شدن جریان را می دهد.

در زمان دقیق  $\pm T_1$  که در آنها جریان شروع به جاری شدن می کند و یا قطع می شود با قرار دادن  $v_i = 0$  بدست می آید بنابراین

$$-5 + 1, \cos \omega T_1 = 0$$

$$\cos \omega_0 t_1 = 0/5$$

$$, \omega d_1 = \pm \pi / 3$$

مدار یکسوساز با اضافه کردن شکل 7-201 ولتاژ به ولتاژ با یاس.



از تناسب تابع کسینوس بنظر مي آيد که ديود هدايت را شروع مي کند زماني که  $2\pi n - \pi/3 \leq wd \leq 2\pi n + \pi/3$  باشد بنابراین ولتاژ برابر خواهد بود با

$$V_l = \begin{cases} -4.5 + 9\cos wd & 2\pi n - \pi/3 \leq wd \leq 2\pi n + \pi/3 \\ 0 & 2\pi n + \pi/3 \leq wd \leq 2\pi n + 5\pi/3 \end{cases}$$
 و ولتاژ

ميانگين  $V_l$  هم از همين طريق بدست مي آيد.

$$\begin{aligned} V_L do &= \left(\frac{1}{2\pi}\right) \int_{-\pi/3}^{\pi/3} (-4.5 + 9\cos wd) d(wd) \\ &= (-4.5) \left(\frac{1}{3}\right) + \left(\frac{9}{\pi}\right) \left(\sin \frac{\pi}{3}\right) \\ &= -1.5 + \left(\frac{9}{\pi}\right) \left(\frac{\sqrt{3}}{2}\right) \approx 0.987 \end{aligned}$$

مثال 2-201 يكسو ساز تمام موج ولتاژ ريبيل در يكس و ساز نيم موج عمدتا بستگي به مقدار متوسط سيگنال در هارموني اول فرکانس  $w_0$  داشت. يكسو ساز تمام موج ولتاژ با کمترین ريبيل در فرکانس  $2w_0$  را بوجود مي آورد. بعلاوه اينکه ولتاژ ميانگين  $dc$  هم دوبرابر مي باشد.

اين نوع مدار که نمونه اي از آن در شکل 8-201 نشان داده شده است کارآمدترین مدارات براي بوجود آوردن ولتاژ  $dc$  با ريبيل کم مي باشد که در اکثر دستگاه هاي خانگي مثل راديو و تلويزيون يافت مي شود و اين مدار همچنين به عنوان مدار يكسو ساز پايه براي منابع تغذيه مي باشد.

شکل 8-201

یکسو ساز تمام موج

12- عملکرد مدار به صورت با کیفیت تری شرح داده خواهد شد اگر ترانس ایده آل را حذف کنیم مثل

شکل 9-201

در این شکل منابع ac جانشین اولیه ترانزسفورمر با استفاده از ترمینال وسطی مدار دوم است . زمانی که ولتاژ  $V_i$  مثبت باشد دیود D1 اتصال کوتاه و دیود D2 اتصال باز است و زمانی که ولتاژ  $V_i$  منفی باشد دیود D1 قطع ردیود D2 اتصال کوتاه می باشد و در هر حال جریان بار  $i_l$  در مسیر ثابت و مثبتی است که در شکل (9-201 الف) نشان داده شده است و زمانی که هرکدام از دو دیود D1 یا D2 اتصال کوتاه شده باشند د رهر نیم سیکل نوسان، ولتاژ با را می توان نوشت  $V_L = |V_i|$  شکل موج جریان و ولتاژ در شکل (9-201 ب) نشان داده شده اند.

سری فوریه برای  $V_L$  برابر

$$V_L = V_{lm} \left( \frac{2}{\pi} + \frac{4}{3\pi} \cos 2\omega d + \frac{4}{15\pi} \cos 4\omega d + \dots \right)$$

شکل (9-201 الف و ب)

مدار و شکل موج یک سو ساز تمام موج

مقدار متوسط dc برابر  $\frac{2}{\pi}V_{lm}$  می باشد که دو برابر

ولتاژ dc بدست آمده از یکسو ساز نیم موج است.

گر  $V_L$  را از خروجی فیلتر  $R_c$  عبور دهیم (مثل فیلتر شکل 201-6a) با  $\omega R_c = 100$  (مثل گذشته) ولتاژ ریپل خروجی برابر خواهد شد با

$$V_r = \left(\frac{4V_{lm}}{3\pi}\right) \left(\frac{1}{200} \sin \omega t + \frac{1}{400} \sin 2\omega t + \dots\right)$$

و ولتاژ ریپل rms =

$$(V_r)_{rms} = \frac{V_{lm}}{21.0\pi}$$

و نسبت ولتاژ ریپل به ولتاژ dc برابر =

$$\frac{(V_r)_{rms}}{V_{L,dc}} = \frac{1}{42.0} \approx 0.024$$

که به طور قابل ملاحظه ای کمتر از مقدار بدست آمده از فیلتر نیم موج است.

13- همیشه تمامی مدارات الکترونیکی به ولتاژ dc

برای کارکردن خود نیاز دارند و از آنجا که اکثر

ولتاژ ac در دسترس می باشد، انواع یکسو سازهای

ترکیبی در وسایل الکتریکی یافت می شوند. مثال های

1-2 و 201-2 فیلترهای ترکیبی و یکسو سازهایی را که

از ولتاژ ac سطح dc را بوجود می آورند نشان می دهد.

این مدارات مبنای دارای مشکلات زیادی هستند که به

همین دلیل نمی توان از آنها در برای بعضی کاربردها

استفاده کرد. اولین مشکل نوسان سطح ولتاژ dc بار

هنگام تغییرات جریان بار است. این اتفاق با کمیتی

که ثبات نام دارد اندازه گیری می شود که از رابطه ی زیر بدست می آید:

$$\text{ثبات} = \frac{\text{ولتاژ با باربر} - \text{ولتاژ بدون بار}}{\text{باربر}}$$

14) يك تغذيه ي ایده آل ولتاژ dc بوجودمی آورد که بدون تغییر است.

به جریان بستگی ندارد. با مقدار ثبات این بدین معنی است که بگوییم مقاومت خروجی ای که از ترمینال بار دیده می شود برابر با صفر است. ولی در مدارات عملی و درسی تفاوت دیود که در مثالها لحاظ نشده بود دارای نقش است و همچنین مقاومت مدار فیلترینگ باعث بوجود آمدن مقاومت خامی در خروجی که در محدوده ی معینی می باشد می شود. اگر مقاومت خروجی با مقاومت بار برابر باشد ، ولتاژ تمام بار برابر با نصف ولتاژ بدون بار خواهد بود و ثبات 100% خواهد بود.

دومین عیب ونقص مدارات یکسو ساز نیم موج زمانی که به عنوان منبع تغذیه ی dc کار می کنند آن است که ولتاژ dc خروجی مستقیما متناسب با ولتاژ ac تغذیه می باشد و از آنجا که اکثر منابع ac کاملا باثبات و بدون تغییر نیستند، ولتاژ dc هم به همین نسبت متغیر خواهد بود. برای بسیاری کاربردها این نوسان قابل تحمل نبوده حتی اگر به نسبت کوچک هم باشد. سومین نقص مدارات فوق این است که حتی اگر ولتاژ رپیل کمی در خروجی باشد برای کار حقیقی بعضی مدارات پیچیده مشکل ساز خواهد بود.

15- تکنیکهای بسیاری برای غلبه بر مشکلات مذکور وجود دارد.

سازندگان یکسو سازها کتب راهنما و اطلاعات کامل تخصصی که مربوط به طراحی و ساخت مدارات منابع تغذیه در انواع گوناگون است را فراهم کرده اند. این کتب معمولاً حاوی تازه ترین اطلاعات در حد اعلايي پیشرفته می باشند و منابع اطلاعاتی کاملی برای مهندسان طراح به شمار می آیند . تکنیکهای زیادی برای ثابت کردن عملکرد منابع تغذیه در بخش 207 و 208 آمده است.

### ضرب فرکانسی

کاربرد اصلی یکسوسازی در ضرب فرکانسی است . معامله ی (2-201) بیان می کند که مدار یکسوسازی فرکانسهای هارمونیک تولید می کند . بنابراین برای ضرب  $wo$  با 2 يك راه ساده طراحی مدار یکسو ساز با فیلتری است که فقط هارمونیک دوم  $2wo$  را عبور می دهد . این عوامل شبیه جداسازی  $dc$  یا فرکانس توسط فیلتر پایین گذر است.

معرفی تئوری دیود نیمه هادی

16- یک بحث کیفی مختصر در مورد مفاهیم حاکم در جریان جاری در دیوذهای نیمه هادی در این بخش موجود می باشد .

هیچ تلاشی برای بوجود آوردن معادلات یا مباحث سخت ودشوار صورت نگرفته است.

دانشجوی مشتاق باید به مقالات بسیاری که وابسته به فیزیک مدارات می باشد رجوع کند تا بتواند خود را سرشار از جزئیات بیابد.

17- مواد بنیانی که امروزه در ساخت اکثر دیودها و ترازیستورها بکار می روند از جنس سیلیسم است. در گذشته ساختن بیشتر و به وضوح استفاده می شد اما این یک فرایند سریع است.

سیلیکون یک نیمه هادی است که در باند هدایت آن کریستال در دمای اتاق الکترون های آزاد کمی وجود دارند.

زمانی که جریان بستگی به تعداد الکترونهاي هادي آن داشته باشد جریان بسیار کم خواهد بود. چرا که این ماده مقاوم ت بالایی دارد. باند هدایت و باند ظرفیت سیلیکون خالص در شکل 1-202 نشان داده شده است.

#### 1-202 شکل

باند انرژی در سیلیکون در دمای اتاق (تعداد بالاتر بستگی به نقل قول منابع و مراجع در پایان متن دارد)

18- در دمای صفر درجه ی لکوین . ( صفر مطلق ) تمام الکترونها در پایین ترین سطح انرژی خود بسر می برند. در دمای اتاق الکترونی که مناسب باشد انرژی کافی را دارا خواهد بود برای فرار از باند ظرفیت خود و رفتن به باند هدایت.

(همانطور که توسط يك نقطه در شکل 1-202 ن شان داده است)

جاي خالي که از الکترون به جاي مي ماند با يك داريه يا سوراخ نمايش داده مي شود.

اگر ميدان الکتريکي که براي مواد محيا شود مثال شکل 2-202 الکترونها همانطور که انتظار مي رود به سمت قطب راست باتري حرکت خواهند کرد.

يك الکترون در باند ظرفيت اگر انرژی کافي براي رفتن از سطح انرژی خود به سطح انرژی گودال را بگيرد مي تواند به سمت قطب مثبت باري حرکت کنند. وقتي که الکترون از گودالي فرار مي کند گودال ديگري پشت سرخود جاي مي گذارد.

و اين بصورت حرکت گودالها به سمت راست دیده ميشود که در واقع به سمت قطب منفي باتري مي باشد .

بنابراين جريان شبکه برابر مجموع جريان مربوط به هدايت الکتروني در باند هدايت وجريان مربوط به حرکت گودالها خواهد بود . گودال يا بارالکتريکي

مثبت را ترجيح مي دهيم تا حالت الکترونها در باند ظرفيت براي جلوگيري از به هم ريختگي با هدايت

الکتروني در باند هدايت. مسير مرسوم و متداول ناشي از حرکت الکترونها مي باشد ومطمنا جريان گودالها هم در مسير ميدان الکتروني مي باشد.

19- اين نکته بايد مورد توجه قرار گيرد که حرکت

الکترونها به سمت ترمينال مثبت باتري سريعتر از

حرکت گودالها به سمت ترمينال مثبت باتري حرکت

گودالها به سمت ترمينال منفي باتري مي باشد . چرا

که احتمال اینکه الکترون انرژي به سمت ترمینال مثبت باتري داشته باشد که آن را به سمت فضاي خالي در باند هدايت (که همیشه خالي است) ببرد بیشتر از احتمال این است که الکترون انرژي داشته باشد که آن را به سمت فضاي خالي در باند ظرفيت (که همیشه پراست) سوق دهد.

بنابراین جريان ناشي از حرکت الکترونها در باند ظرفيت قوي تر از جريان حفره ها در سيلیکون است. اگرچه جريان شبکه بسيار کوچک است و بنابراین این ماده نيمه هادي محسوب است.

20- برای ساختن يك ديود تعدادي از اتمهاي ماده اي مثل بور را به سيلیکون اضافه مي کنیم که این عمل را اصطلاحاً «گوپینگ» مي ناميم. بور را يك ماده ي پذيراي مي ناميم چرا که قادر به گرفتن اتم از لايه هاي ظرفيت اتم سيلیکون است در دمائي اتاق الکترونها از لايه ي ظرفيت سيلیکون فضاي پذيراي بور را پر مي کنند. شکل 3-202 زمانی که احتمال اینکه الکترونهاي لايه ي ظرفيت انرژي لازم را برای پل از روي فضاي کوچک خلا داشته باشد بسيار بالا است.

نتیجه این خواهد بود که تعداد زيادي گودال بوجود خواهند آمد.

زمانی که ميدان الکتريکی مور این سيلیکون ناخالص شده قرارگيرد در جريان گودالها بسيار بالا مي رود. و این ماده هم اکنون يك هادي خوب حساب مي شود.



این یک نیمه هادی نوع P نامیده می شود. توجه داشته باشید که نیمه هادی نوع عمده ی حرکت و هدایت مربوط به گودالها می باشد.

21- هم اکنون ما تکه ی دیگری از اتم سیلیکون را بر می داریم و اتمهای عنصر دیگری مثل فسفر را به آن اضافه می کنیم . فسفر را یک عنصر اهدا کننده می نامیم چرا که قادر به اهدا کردن اتم به باند هدایت سیلیکون است. بنابراین این عنصر تمام الکترونهايش را به باند هدایت سیلیکون اهدا می کند (در دمای اتاق) همانطور که در شکل 1-202 نشان داده شده است: اکنون جریان جاری زمانی که میدان الکتریکی پدید می آید عمدتاً تشکیل شده از جریان الکترونها این ماده با ناخالصی اش را نوع n می نامیم.

### شکل 3-202

باند انرژی سیلیکون با ناخالص بور

22- یک دیود از یک ناخالص نوع n و یک ناخالصی نوع p تشکیل شده است که مطابق شکل 5-202 به هم اتصال پیدا کرده اند . اتصال بین p,n پایه ای است برای اسم دیود که آن را دیود اتصالی می نامیم . شکل (5-202 الف) نماد مداري و با یاس مستقیم دیود را نشان می دهد. گودالها ناحیه ی p سمت ناحیه ی n در حرکت هستند و در ضمن الکترونها از ناحیه ی n به سمت ناحیه ی p حرکت دارند. ولتاژ کوچک شما کافی است تا جریان زیادی را بوجود آورد.

شکل 5-202 با یاس معکوس دیود را نشانی دهد .  
 الکترونها در ناحیه ی به سمت ناحیه ی  $n$  در حرکت  
 هستند و گودالها از ناحیه ی  $n$  به سمت ناحیه ی  $p$ .  
 بنابراین جریان جاری بسیار کم است و این بخاطر  
 مقدار کم بارهای در حال حرکت می باشد.

شکل 4-202

باند انرژی در سیلیکون ناخالص شده با فسفر

شکل 5-202

اتصال دیود

(ب) بایاس معکوس (الف) با یاس مستقیم

23- اگر  $v_i$  بعد از ولتاژ شکست دیود کاهش یابد جریان  
 دیود به ازای تغییرات جزئی  $v_i$  تغییرات فاحشی داده  
 و بسیار کم می شود که این ناحیه ی شهری نامیده می  
 شود. این شکست معمولاً شکست بهمینی نامیده می شود.  
 مکانیزم و ساختار شکست بهمینی و شکست باهم تفاوت  
 دارد.

شکست بهمینی در ولتاژ معکوس بالا صورت میگیرد ولی  
 شکست فنری در ولتاژ معکوس پایین صورت می گیرد اگر  
 چه تاثیر هر دوی آنها در مدار یکسان می باشد.  
 در این متن وجه تمایزی بین این دو بوجود نیامده  
 است.

شکست بهمین را می توان برخورد الکترونهاي آزاد با  
 الکترونهاي ثابت فرض کرد که پس از برخورد آنها را  
 آزاد می کنند و همین اتفاق باز هم تکرار می شود  
 و الکترونها بسیاری آزاد می شوند و این جریان  
 بسیاری از در این ناحیه جاری می کند.

24- آنالیز فیزیکی دیود (در نظر گرفتن ناحیه ی رنزی) نشان می دهد که ولتاژ و جریان بستگی دارد به

$$i_D = I_o (e^{gmd/mkt} - 1)$$

ولتاژ دوسردیود  $v_D$  = جریان داخل

دیود  $i_D$  =

کونی  $1/6 \times 10^{-19}$  = انرژی الکترونی  $q$  = جریان اشباع

معکوس  $I_o$  =

ژول در صفر درجه لکوین  $1/38 \times 10^{-22}$  = ثابت بوتزمان  $k$  =

دمای صفر مطلق  $T$  =

ثابت تجربی  $m$  =

بین 1 تا 2 در دمای اتاق

25- تساوی (1-202) بیان می کند که اگر  $V_p$  منفی بوده

با مغناطیس قوی تر از  $MKT/q$  جریان جاری همان

جریان اشباع معکوس خواهد بود  $I_o$  = این جریان معکوس

$I_o$  حاصل و نتیجه ی شکل و ابعاد ظاهری و دما می

باشد.

با توجه به اینکه  $V_D$  مثبت است و به مراتب بیشتر

از  $MKT/q$  بنابراین جریان مستقیم برابر

$$I_D = I_{oe}^{GMD/MKT}$$

تساوی (1-202) در شکل (6-202 الف) رسم شده است .

(برای ژرمانیوم و سیلیکون)

مشخصه ی واقعی دیودار منحنی نمایی دیود متمایز است

بخاطر تاثیرات گوناگون در جریان مستقیم نسبتا زیاد

مقاومت اهمی اتصالات و مواد نیمه هادی به طور موثری

در جهت مقاومت مستقیم افزایش پیدا می کند در جهت معکوس نشتی سطح که در جهت و در راستای جریان سطح سیلیکون می باشد به نسبت دلق ناحیه ی اتصال قطب P,n به شدت مقاوت معکوس را کاهش دهد.

در ولتاژ معکوس زیاد شکست بهمنی رخ می دهد. بقیه ی تاثیرات در بخشهای متنوع مشخ صه ی دیود تاثیر خود را نشان می دهد اما برای بیشتر اهداف آموزشی آنها را در نظر نمی گیرند منحنی های شکل (6-202 الف) هنگامی که به درجه بندی مناسب تقسیم شود به نظر می رسد که در حدود  $0/2$  ولت روشن می شود (برای ژرمانیوم)

وحدود  $0/7$  روشن می شود. (برای سیلیسوم)

202-6 شکل

مشخصات دیود (سه تا شکل)

در مصارف سیگنال بزرگ دیود را طوری در نظر می گیرند که در شکل (6-202 ب) مثل یک خط راست قابل مشاهده است.

این تقریبها را منحنی خطی می گوئیم . در منحنی مشخصه ی معکوس شکست ژرمانیوم  $0/2$  و شکست سیلیسیم  $0/7$  ولت است . مشخصات ترکیبی در شکل 7-202 رسم شماست. دیودهای سیلیکون دارای جریان کمتری نسبت به دیودهای ژرمانیوم هستند. این محاسبات بیان می کند که مقدار جریان معکوس در دیودهای سیلیکون ژرمانیوم متفاوت است که باید کمتر در نظر گرفته شود و نتیجه ی آن در مقابل بالا در سیلیکون به دلیل کمبود جریان سطحی خود را نشان می دهد.

### تحلیل مدارهای دیود ساده خط بار DC

تصور می کنیم که ساده ترین مدار از تاثیرات دیودها و مقاومتها بوجود می آیند. یک یکسو ساز نیم موج را بررسی می کنیم، (شکل 1-203) مدار مورد نظر در مثال 1-201 می باشد و دیود آن دیود ایده ال در نظر گرفته می شود. اکنون می خواهیم مشخصات دیود عملی را مورد بررسی قرار دهیم.

علت تحلیل گرافیکی براساس دوکمیت ساده می باشد:

1) رفتار دیود به صورت مشخصات کامل در فرکانس

پایین به صورت نمودار  $n_i$  است که کارخانه

سازنده آن را به شکل تعمیرهای گرافیکی در

اختیار می گذارد.

(2) المانهای دیگر هم می توانند خطی باشند و یا با مدار معادل تر جایگزین شوند همان گونه که از ترمینال های دیود دیده شده است می خواهیم بخشی از مدار را تحلیل کنیم. همانطور که در شکل 2-203 دیده شده است روابط را برای دو نقش می توان نوشت.

$$i_D = f(V_D) \quad \text{المان غیرخطی}$$

$$V_D = V_T - i_D R_j \quad \text{معادله تونن}$$

دو مورد  $v_D, i_D$  در معادلات مجهولن ولی چون این دو رابطه در یک مدار صادق است میتوان آنها را بدست آورد. اگر شکل بکارگیری منحنی مشخصه  $\gamma_I$  از عناصر غیرخطی شناخته شده باشد میتوان این راه حل را در موارد تحلیلی استفاده کرد. به عنوان مثال یک دیود سیلیکون را فرض کنید (شکل 1-202) می توان این عنصر را به عنوان یک عنصر غیرخطی نامید و چون ماهیت آن پیدا شده است پس راه حل درش است و میتوان با آزمایشات متعدد نتیجه را بدست آورد.

بنابراین آن مورد که به وسیله ی جزئیات محاسباتی که اکثر بی مفهوم است انجام می شود ساده تر است. چرا که منحنی های ارائه شده برای تمام دیودها صدق نمی کند و تنوع نموداری آن ها بسیار زیاد می باشد این گونه مسائل اغلب به صورت تصاویر (1-203) و (2-203) روی محورهای مشاهده می شود بخشهای درونی منحنی از نتیجه ی نقاط

مختلف که در شرایط خاص در نظر گرفته شده اند بدست آمده که تعیین کننده ي  $I_D, V_D$  است. يك طرح نمونه در شکل (3-203) آمده است. منحنی مشخصه ي خط مستقیم از مدار تونن براي ولتاژ تونن  $1/5$  است.

شکل 3-203

منحنی مشخصه ي دیود و خط بار

مقاومت تونن 50 اهم است. بخش هاي دروني از خط بار DC (شکل 2-203) ومنحني مشخصه ي ديود شکل (1-203) نقاط عملي را در اين شرايط به ما نشان مي دهند. بخش هاي دروني اين دومنحني در نقطه ي اتفاق مي افتد جايي که  $I_D = 15^{MA} / V_D \approx 0.7\gamma$  مي باشد.

شکل 4-203

تغييرات تصويري در جريان هنگامي که ولتاژ سينوسي به آن داده شده باشد. خط بار که حدود 0/5 ولت است به صورت افقي نشان داده شده است و نقاط اجرايي با  $Q_r$  حرکت مي کند.  $R_T$  ثابت مانده است و با تغيير  $V_T$  قسمتهاي مختلفي از خط بار در نظر گرفته مي شود.

اين تکنیک در شکل (4-203) مشخص است که در آن  $V_{Tm} = 1/5\gamma$  است. غير خطي بودن ديود که ماهيت آن مي باشد باعث ذخيره جريان مي شود. اگر اين شکل موج را با شکل (5-201) مقايسه کنيم نتيجه آن است که يك ديود ایده آل استفاده شده است.

بارگشت به مدار اصلي تصوير (1-203) مشاهده شد که براي اين نمونه  $V_T$  برابر ولتاژ تغذيه ي  $V_I$  مي باشد که براساس طرحي از ولتاژ با مقدار  $R_1$  در نظر گرفته شده است.

توجه کنيد که مسير اجرايي ديود با سيگنال ثابت بکاررفته همان طور که در روي منحني مشخصه پيدااست بين نقاط a,b در حرکت است.



### تحليل سيگنال كوچك-مفهوم مقاومت ديناميكي

پيك توپيك (swing) از سيگنال ac كه اغلب در يك كارکرد كوچك از DC است به نام سيگنال كوچكم ناميده مي شود . وقتي اين شرايط پيش مي آيد يك راهكار تحليلي جامع وجود دارد:

اين راهكار در شكل (1-203) پيدااست كه يك سطح ولتاژ DC به  $\gamma_i$  اضافه شده است پس:

$$V_T = V_{DC} + V_I = V_{DC} + V_m \sin wt \quad V_m \ll V_{dc} \text{ جايي كه}$$

تكنيکه اي مورد استفاده آنهائي هستند که برحسب واقعيات به صورت نابرابري در نيمه هادي (1-204) در مدارات مورد استفاده قرار مي گيرند . براي اهداف عملي مي توان منحنی مشخصه ي ديود را به صورت خطي در اين ناحیه در نظر گرفت و ديودها به وسيله ي مقاومتها جايگزين مي شوند.

نتیجه گيري مدار خطي براي استاندارد تكنيك هاي تحليل مدار است.

با توجه به اينکه اين مدار براي موارد خطي است ما ابتدا عملکرد نقاط را براي  $(V_m = 0) V_T = V_{dc}$  تعيين مي کنيم . يك نقطه نقطه ي  $Q$  است. اکنون راه کار تکراري است و تصاویر هم همان تصاویر تکراري (1-204)

$$V_{dc} = 1/5\gamma, v_i + RL = 50$$

شكل 1-204

$$I_d = i_D - I_{DQ} \text{ جريان}$$

$$V_d = v_D - v_{DQ} \text{ ولتاژ}$$

تصویر (204-1) بخشهایی از تصویر (204-2) را نشان می دهد که با تغییرات جدید روی مقیاس های مختلف ترسیم شده است . مسیر  $ab$  برای مقیاسهای خطی در نظر گرفته شده است این موارد به نام مقاومت دینامیکی  $rd$  از دیود است و میتواند معادل با دامنه از منحنی مشخصه ی دیود در نقطه ی  $Q$  باشد پس :

$$rd = \left. \frac{\Delta VD}{\Delta iD} \right|_{\text{نقطه } Q}$$

#### شکل 204-2

هر کدام از متغیرهای مدار را می توان به وسیله ی قانون اهم حساب کرد و یا مدار را میتوان به دو مدار مجزا تقسیم کرد . (شکل 204-3 الف) از تصویر (204-3) برای پیدا کردن  $V_{DQ}, I_{DQ}$  و از تصویر (204-3 ب) برای یافتن  $V_d, I_d$  جریان کل دیود ولتاژ و .. استفاده می شود  
شکلهاي 204-3 الف و 204-3 ب

با استفاده از شکل 204-3 می توان از طریق موارد مذکور از يك سري بسط تیلور استفاده کرد و مشخصات دیود در نقطه ی  $Q$  را پیدا کرد . این موردی است که اغلب در تقریب مهندسی بکار می رود . منحنی مشخصه ی  $v_i$  دیود به این شکل است

$$i_D = fvd$$

#### شکل 203-1 الف و ب

برای سیگنال های کوچک و بدون تغییر

$$i_D = I_D + id, v_D = v_{DQ} + v_d$$

جایی که  $|id| \ll I_{DQ}$  و  $|v_d| \ll v_{DQ}$

سپس (1-203) می شود  $I_{DQ} + id = f(v_{DQ} + v_d)$

اکنون از بسط تیلور و آن  $f(x + \Delta x)$  را میتوان بدست آورد و ارائه دهنده ی  $f(x)$  می باشد.

$$f(x + \Delta x) = f(x) + \Delta x f'(x) + \text{higher-order terms}$$

نادیده گرفت عبارتهای با درجه ی بالاتر برای بدست آوردن  $x$  با  $x$  با  $\Delta x, v_{DQ}$  است پس

$$I_D = I_{DQ} + id \approx f(v_{DQ}) + v_d \left( \frac{di_D}{dv_D} \right) \bigg|_Q$$

توجه کنید که  $f(v_{DQ}) = I_{DQ}$  این موارد ساده شده است.

$$id = v_d \left( \frac{di_D}{dv_D} \right) \bigg|_Q$$

$$\frac{v_d}{I_d} = \frac{dv_D}{di_D} \bigg|_Q \approx \frac{\Delta v_D}{\Delta i_D} \bigg|_Q = r_d \quad \text{و در نهایت}$$

اکنون قانون kvl برای مدار در شکل (1-203) بیان می کند که

$$v_T = v_D + i_D R_s$$

جایی که  $R_T = r_i + R_L$  می توان رابطه ی زیر را جایگزین تعاریف سیگنال کوچک کرد.

$$v_d + vi = v_{DQ} + v_d + I_{DQ} R_T + i_d R_T$$

از آنجا که برای شرایط سیگنال کوچک شکل بدون تغییر در نظر گرفته شده است.

$$v_{d_c} = v_{DQ} + I_{DQ}R_T \quad , \quad v_i = v_d + i_d R_T$$

در نهایت با ادغام دو رابطه به رابطه ی ریز می رسیم:  $v_i = id(rd + R_T)$  معادلات بالا تعریف کننده ی مدارهای معادل ac و نیز dc از شکل (3-204) هستند محاسبه ی dc به شکل تصویر انجام می گیرد که از روی منحنی مشخصه ی دیود است در حالی که تحلیل سیگنال کوچک با استفاده از قانون اهم به rd ارزیابی می شود و با توجه به منحنی مشخصه ی دیود نقطه ی Q. محاسبه ی rd: یک عبارت تحلیلی برای یک مقاومت دینامیکی از یک دیود می تواند به صورت تفاوت های در معادلات دیود در نظر گرفته شود. این از موارد ارزیابی rd در نقاط اجرایی می باشد و موردی است که در دنباله آمده است:

$$I_D = I_0(e^{qVD/mkT} - 1) \approx I_0 e^{qVD/mkT}$$

$$\frac{di_D}{dv_D} = \frac{q}{kt} I_0 e^{\frac{qvd}{mkt}} = \left(\frac{q}{MKT}\right) i_D$$

$$rd = \left. \frac{dv_D}{di_D} \right|_{Q \text{ کار نقطه}} \approx \frac{mkT/q}{I_{DQ}} \approx m \left( \frac{25m\gamma}{I_{DQ}} \right)$$

**عناصر واکنشی:** زمانی که شرایط سیگنال کوچک مفروض باشد یک موضوع ساده که در عناصر واکنشی مثل فیلتر RC که در شکل (4-204) آمده است در نظر گرفته می شود.

خازن قادر به تاثیرگذار روی نقاط اجرایی نیست پس در محاسبه ی dc در نظر گرفته نمی شود پس دامنه ی مشخصات دیود در نقطه ی Q به اندازه ی  $\frac{1}{rd}$  تغییر کرده است و جریان dc هم از تاثیر ولتاژ بوجود می آید پس می توان قانون اهم را استفاده کرد:

میتوان نوشت

$$I_{dm} = \frac{V_{im}}{\sqrt{r_i + rd} + z_l}$$

هنگامی که  $I_{Dm}, V_{im}$  نشان دهنده ی لوچ جریان در نوسان ولتاژ است و  $z_l$  یک امپرانس پیچیده است را تصور کنید. آنها در مثال زیر پیدا هستند.

یک دیود اتصالی مورد استفاده در مدار شکل (4-204) وجود دارد.

$$v_{dc} = 1/5\gamma$$

$$R_L = 90\Omega \quad (\text{شکل 4-204})$$

$$\omega = 10 \text{ rad/s}$$

$$v_{im} = 20 \text{ mV}$$

$$r_i = 10\Omega$$

$$R_L = 200\Omega$$

$$C = 100 \text{ MF}$$

ثابت کنید که ولتاژ در امتداد RL است.

راه حل: یک خط بار کشید. شده از طریق نقاط  $V_D = 1/5\gamma$  را داریم پس می توانیم نقطه ی Q را بدست آوریم و بخش های داخلی از این خط بار و نیز منحنی مشخصه ی دیود در  $7/5 \text{ mA}$  وجود دارد.

$$rd = \frac{25 \times 10^{-3}}{7/5 \times 10^{-3}} = 3.3\Omega$$

از آنجایی که  $xc = \frac{1}{wc}$  و حدوداً برابر  $\Omega$  خارق باید بصورت مشخص در مقایسه با  $rc$  باشد. توجه به این نکته داشته باشید که مدار سیگنال کوچک شکل (3-204) (ب) از مدار (6-204) الهام گرفته شده است.

### تحلیل سیگنال کوچک خط بار ac

مدار در تصویر (4-204) توصیف شده است و می توان با گسترش ساده ای از ساختمان خط بار dc به خط بار ac رسید و هر دو را یکسان تحلیل کرد. این نوع تحلیل برای مدارات ساده ای دیودی و مدارات ترانزیستوری بکار گرفته شده است که در آن از راکتانس خارتی استفاده می شود.

ما در این بخش توضیحاتی آورده ایم:

برای مدار از تصویر (4-204) خط بار dc در نقطه Q بدست آمده به صورتی است که در تصویر (1-205) آمده است

تصویر 1-205)

مدارهایی برای شکاف در دیودهای ساده در نظر گرفته شده است.

دامنه ی خط بار dc به وسیله ی مقاومت  $r_{iq}R_1$  تعیین شده است. وقتی که یک سیگنال ac ارایه شد مقاومت موثر به وسیله ی دیود برابر است با شکلی که در تصویر (1-205) نشان داده شده است همانطور که سیگنالها با زمان تغییر می کنند خط بار ac به عقب

و جلو حرکت می کند و این بخاطر آن است که مسیر اجرایی برای دیود را تعریف کند. در مقایسه با تصویر (1-204) همانطور که خط بار به عقب و جلو حرکت می کند تفاوت بین دو خط را میتوان مقاومت ظاهری نامید که مشابه مقاومت dc بوده و مثل دیودها برای مدار باید در این نقش در نظر گرفته شوند.

مسیر اجرایی در امتداد بخش ab از مشخصات دیود است. این راه کار نتایج بازدهی شناسایی با نتایج تحلیلی کسب شده در (16-204) است که در امتداد با بخش ab که تقریباً خطی می باشد. این موارد مفید در یک دسته از محورهای vd-id روی منحنی از تصویر (1-205) می باشد. تحلیل سیگنال بزرگ- اغتشاش و شکل نقطه Q وقتی که موارد غیرخطی در مسیر کارکرد بسیار زیاد است اجازه ی خطی شدن به منحنی مشخصه ی دیود را در مورد نقطه Q می دهد و در نتیجه شکل موج تغییر می کند. مثال: مداری ر که در شکل (1-206 الف) با یک موج مربعی با سیگنال ورودی  $v_i$  طبق شکل (1-206) آمده در نظر بگیرید می توانید برای محاسبات بعدی یک دیود خطی را که به وسیله ی معادلات ریز بدست می آید را جایگزین قرار دهید.

$$i_D = \begin{cases} 0 & v_D \leq 0 \\ v_D & 0 < v_D \leq 1 \\ 2v_{D-1} & 1 < v_D \end{cases}$$

این مشخصات در تصویر (1-206 پ) آمده است جریان دیود را در وضعیت پایدار تعیین کنید.

با استفاده از kvL  $v_{dc} + v_i = I + v_i = v_D + i_D z_T$

از آنجایی که مقدار dc از  $R_1 = z_T$  است و مقدار ac برابر  $R_1$  موازی با  $R_L$  در نتیجه

$$i_D z_T = R_1 I_D + (R_1 \parallel R_L) i_d = I_D + i_d$$

و جاییکه  $R_D$  مقدار میانگین از  $I_D$  باشد به خاطر اعوجاج همانند  $I_{DQ}$  نمی باشد و به هر حال به شکل زیر تعریف می شود.

$$i_d = i_D - I_D$$